

SIMULAZIONE TERZA PROVA - A.S. 2107/18

MATERIA: ELETTRONICA/ ELETTRONICA

Candidato : _____ CL. 5^B Data 21/02/2018

1) Progettare un amplificatore operazionale in configurazione integratore limitato, che integri segnali di ingresso con frequenza minima di 100Hz, $\tau=0,01s$ e $C=2\mu F$.

Disegnare lo schema e determinare R ed Rf.

2) Dato un amplificatore operazionale in configurazione differenziale a uno stadio, disegnare lo schema, determinare Rf e la Vmax tale che l'A.O. funzioni in zona lineare. $R_g=22K\Omega$, $V_{cc}=V_{EE}=10V$, $V_{i+}=0,4V$, $V_{i-}=0,1V$, $V_O=5V$.

3) Disegnare lo schema del Samble and Hold e spiegarne il funzionamento.
